



КАРТОЧКА НАУЧНОГО (ТЕХНОЛОГИЧЕСКОГО) ОБОРУДОВАНИЯ

Полное наименование оборудования	Комплекс оборудования для прототипирования и программирования устройств на сигнальных процессорах и ПЛИС
Инвентарный номер	1012420026
Страна производства	США
Год выпуска	2013
Количество комплектов (шт.)	1
Назначение	<p>Комплекс предназначен для создания, моделирования, отладки и прототипирования алгоритмов цифровой обработки сигналов, а также их программной реализации на микропроцессорных средствах и ПЛИС. Комплекс позволяет реализовывать алгоритмы высокой степени сложности, в том числе для высокоскоростной обработки сигналов:</p> <p>В состав комплекса входят:</p> <ol style="list-style-type: none"> 1. Отладочная плата с ПЛИС для разработки высокоскоростных систем сбора, обработки и передачи информации (1 шт.); 2. Отладочная плата с ПЛИС с возможностью высокоскоростной обработки информации (1 шт.); 3. Отладочная плата ПЛИС для разработки и реализации высокопроизводительных встраиваемых систем обработки данных (4 шт.); 4. Универсальная отладочная плата для разработки систем на базе микроконтроллеров PIC, AVR, 8051, ARM, PSoC и dsPIC; 5. Программатор микросхем с функцией внутрисхемного программирования
Приоритетные направления науки	Информационно-телекоммуникационные системы
Критические технологии	Высокопроизводительные вычислительные системы